

リアルタイムシミュレータ AD5440-03 デジタル入出力ボード

仕様

デジタル入力

項目	説明
入力形式	フォトカプラ入力（電流シンク出力対応）
チャンネル数	64チャンネル（16Ch単位で1コモン）
動作入力電源電圧レベル	DC+5V～+36V
入力耐電圧	+50V（Max.）
逆電圧保護	あり
最大応答時間	200μsec

デジタル出力

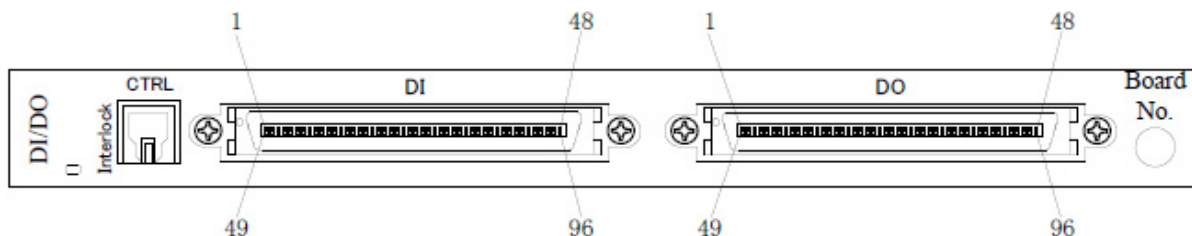
項目	説明
出力形式	s00：オープンドレイン出力（電流シンクタイプ） s01：オープンコレクタ出力（電流シンクタイプ）
チャンネル数	64チャンネル（16Ch単位で1コモン）
外部回路電源	DC+6V～+36V
残留電圧	s00：2V以下 s01：1V以下
出力電流最大定格	-100mA（Max.）
出力設定	make/break 初期値：break
過電圧保護	+60V
ヒューズ	125mA以上で溶断
応答時間	200μsec（Typ.+12V、負荷抵抗1.5kΩ時）

リアルタイムシミュレータ AD5440-03 デジタル入出力ボード

ピン配置表

適合コネクタ(本体側) : PCR-E96LMD(本多通信工業)

適合コネクタ(ケーブル側) : PCR-E96FA またはPCR-E96FS(本多通信工業)相当品



DI

ピン番号	信号名	ピン番号	信号名	ピン番号	信号名	ピン番号	信号名
1	+2ACOM	25	NC	49	+4ACOM	73	NC
2	+2ACOM	26	NC	50	+4ACOM	74	NC
3	2A_DI_Ch16	27	NC	51	4A_DI_Ch16	75	NC
4	2A_DI_Ch15	28	NC	52	4A_DI_Ch15	76	NC
5	2A_DI_Ch14	29	+1ACOM	53	4A_DI_Ch14	77	+3ACOM
6	2A_DI_Ch13	30	+1ACOM	54	4A_DI_Ch13	78	+3ACOM
7	2A_DI_Ch12	31	1A_DI_Ch16	55	4A_DI_Ch12	79	3A_DI_Ch16
8	2A_DI_Ch11	32	1A_DI_Ch15	56	4A_DI_Ch11	80	3A_DI_Ch15
9	2A_DI_Ch10	33	1A_DI_Ch14	57	4A_DI_Ch10	81	3A_DI_Ch14
10	2A_DI_Ch9	34	1A_DI_Ch13	58	4A_DI_Ch9	82	3A_DI_Ch13
11	2A_DI_Ch8	35	1A_DI_Ch12	59	4A_DI_Ch8	83	3A_DI_Ch12
12	2A_DI_Ch7	36	1A_DI_Ch11	60	4A_DI_Ch7	84	3A_DI_Ch11
13	2A_DI_Ch6	37	1A_DI_Ch10	61	4A_DI_Ch6	85	3A_DI_Ch10
14	2A_DI_Ch5	38	1A_DI_Ch9	62	4A_DI_Ch5	86	3A_DI_Ch9
15	2A_DI_Ch4	39	1A_DI_Ch8	63	4A_DI_Ch4	87	3A_DI_Ch8
16	2A_DI_Ch3	40	1A_DI_Ch7	64	4A_DI_Ch3	88	3A_DI_Ch7
17	2A_DI_Ch2	41	1A_DI_Ch6	65	4A_DI_Ch2	89	3A_DI_Ch6
18	2A_DI_Ch1	42	1A_DI_Ch5	66	4A_DI_Ch1	90	3A_DI_Ch5
19	NC	43	1A_DI_Ch4	67	NC	91	3A_DI_Ch4
20	NC	44	1A_DI_Ch3	68	NC	92	3A_DI_Ch3
21	NC	45	1A_DI_Ch2	69	NC	93	3A_DI_Ch2
22	NC	46	1A_DI_Ch1	70	NC	94	3A_DI_Ch1
23	NC	47	NC	71	NC	95	NC
24	NC	48	NC	72	NC	96	NC

D0

ピン番号	信号名	ピン番号	信号名	ピン番号	信号名	ピン番号	信号名
1	NC	25	NC	49	NC	73	NC
2	NC	26	NC	50	NC	74	NC
3	2B_DO_Ch16	27	NC	51	4B_DO_Ch16	75	NC
4	2B_DO_Ch15	28	NC	52	4B_DO_Ch15	76	NC
5	2B_DO_Ch14	29	NC	53	4B_DO_Ch14	77	NC
6	2B_DO_Ch13	30	NC	54	4B_DO_Ch13	78	NC
7	2B_DO_Ch12	31	1B_DO_Ch16	55	4B_DO_Ch12	79	3B_DO_Ch16
8	2B_DO_Ch11	32	1B_DO_Ch15	56	4B_DO_Ch11	80	3B_DO_Ch15
9	2B_DO_Ch10	33	1B_DO_Ch14	57	4B_DO_Ch10	81	3B_DO_Ch14
10	2B_DO_Ch9	34	1B_DO_Ch13	58	4B_DO_Ch9	82	3B_DO_Ch13
11	2B_DO_Ch8	35	1B_DO_Ch12	59	4B_DO_Ch8	83	3B_DO_Ch12
12	2B_DO_Ch7	36	1B_DO_Ch11	60	4B_DO_Ch7	84	3B_DO_Ch11
13	2B_DO_Ch6	37	1B_DO_Ch10	61	4B_DO_Ch6	85	3B_DO_Ch10
14	2B_DO_Ch5	38	1B_DO_Ch9	62	4B_DO_Ch5	86	3B_DO_Ch9
15	2B_DO_Ch4	39	1B_DO_Ch8	63	4B_DO_Ch4	87	3B_DO_Ch8
16	2B_DO_Ch3	40	1B_DO_Ch7	64	4B_DO_Ch3	88	3B_DO_Ch7
17	2B_DO_Ch2	41	1B_DO_Ch6	65	4B_DO_Ch2	89	3B_DO_Ch6
18	2B_DO_Ch1	42	1B_DO_Ch5	66	4B_DO_Ch1	90	3B_DO_Ch5
19	-2BCOM	43	1B_DO_Ch4	67	-4BCOM	91	3B_DO_Ch4
20	-2BCOM	44	1B_DO_Ch3	68	-4BCOM	92	3B_DO_Ch3
21	NC	45	1B_DO_Ch2	69	NC	93	3B_DO_Ch2
22	NC	46	1B_DO_Ch1	70	NC	94	3B_DO_Ch1
23	Interlock_GN	47	-1BCOM	71	Interlock_In	95	-3BCOM
24	NC	48	-1BCOM	72	NC	96	-3BCOM