

計測・制御・システムコントローラ AD5430-11B 6軸エンコーダ入力ボード

仕様

エンコーダ入力

チャンネル数	6チャンネル
計測・制御対象	ステッピングモータ、サーボモータドライバユニット（パルス列入力方式）
ドライバ	差動入力ドライバ
最大カウント数	1軸当たり、32bitFFFFFFFFH（-2,147,483,648～2,147,483,647）
入力信号	位相入力（A/B/Z） パルス電圧（差動電圧）±200mV（min）、最大電圧±7V
応答周波数	1.25MHz（MAX）1逡倍における周波数 （4逡倍においては、5MHzとして検出します）
パルス検出	1逡倍/4逡倍　ブロックにより選択が可能

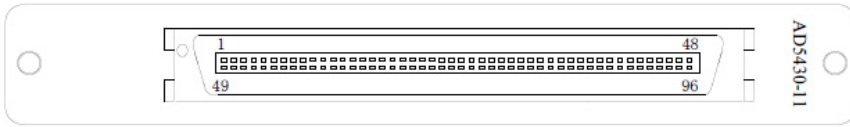
パルス出力

チャンネル数	6チャンネル
計測・制御対象	ステッピングモータ、サーボモータドライバユニット（パルス列入力方式）
ドライバ	差動出力ドライバ
速度範囲	0～2,000,000PPS
出力電圧	±2.6V（差動電圧） （パルスがない場合の出力は出力論理により+2.6V又は-2.6V）
出力パルス	PCW：パルス/CW出力 DCCW：符号/CCW出力
出力論理	正論理/負論理の切り替え可能

ピン配置表

使用コネクタ(本体側)：PCR-E96LMD (本多通信工業製)

適合コネクタ(ケーブル側)：PCR-E96FA (本多通信工業製) 相当品

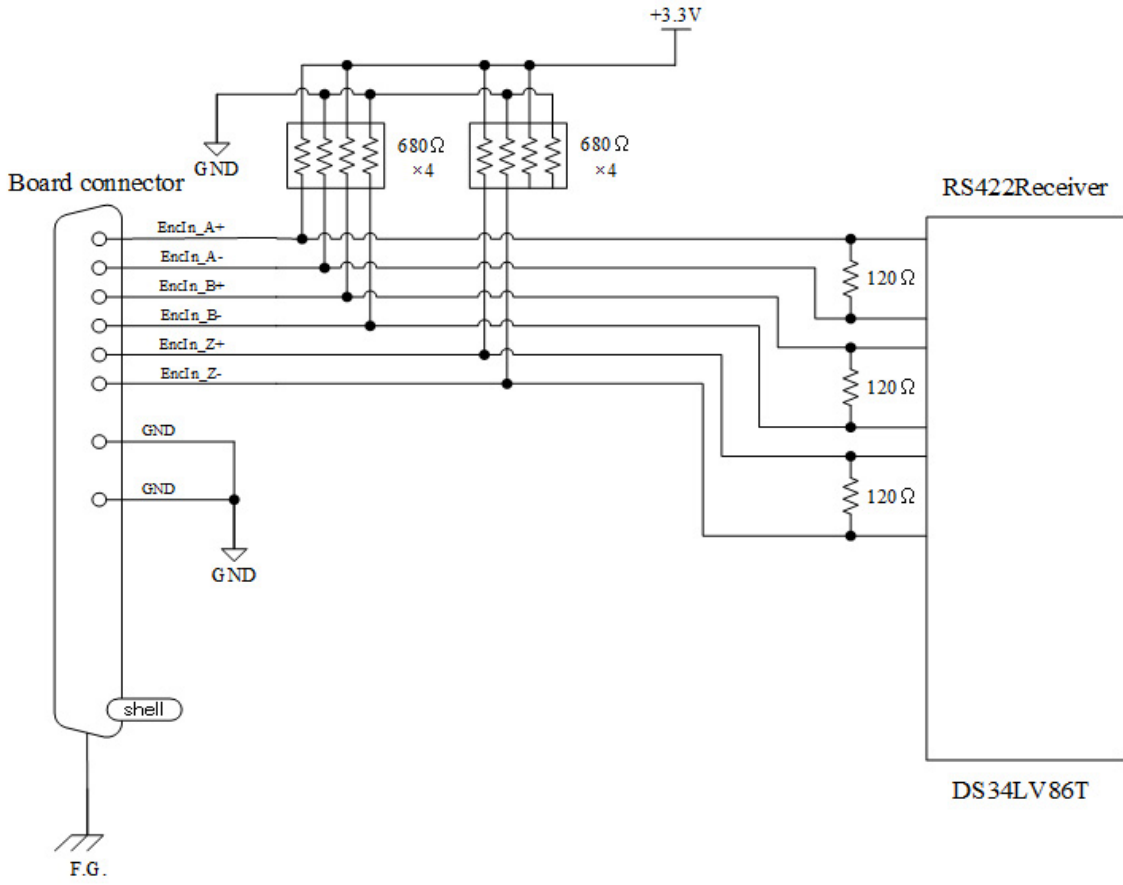


ピン番号	信号名	機能	ピン番号	信号名	機能
1	ENCIn_Ch1_A+	エンコーダ入力Ch1A相+	49	ENCIn_Ch4_A+	エンコーダ入力Ch4A相+
2	ENCIn_Ch1_A-	エンコーダ入力Ch1A相-	50	ENCIn_Ch4_A-	エンコーダ入力Ch4A相-
3	ENCIn_Ch1_B+	エンコーダ入力Ch1B相+	51	ENCIn_Ch4_B+	エンコーダ入力Ch4B相+
4	ENCIn_Ch1_B-	エンコーダ入力Ch1B相-	52	ENCIn_Ch4_B-	エンコーダ入力Ch4B相-
5	ENCIn_Ch1_Z+	エンコーダ入力Ch1Z相+	53	ENCIn_Ch4_Z+	エンコーダ入力Ch4Z相+
6	ENCIn_Ch1_Z-	エンコーダ入力Ch1Z相-	54	ENCIn_Ch4_Z-	エンコーダ入力Ch4Z相-
7	ENCIn_Ch2_A+	エンコーダ入力Ch2A相+	55	ENCIn_Ch5_A+	エンコーダ入力Ch5A相+
8	ENCIn_Ch2_A-	エンコーダ入力Ch2A相-	56	ENCIn_Ch5_A-	エンコーダ入力Ch5A相-
9	ENCIn_Ch2_B+	エンコーダ入力Ch2B相+	57	ENCIn_Ch5_B+	エンコーダ入力Ch5B相+
10	ENCIn_Ch2_B-	エンコーダ入力Ch2B相-	58	ENCIn_Ch5_B-	エンコーダ入力Ch5B相-
11	ENCIn_Ch2_Z+	エンコーダ入力Ch2Z相+	59	ENCIn_Ch5_Z+	エンコーダ入力Ch5Z相+
12	ENCIn_Ch2_Z-	エンコーダ入力Ch2Z相-	60	ENCIn_Ch5_Z-	エンコーダ入力Ch5Z相-
13	ENCIn_Ch3_A+	エンコーダ入力Ch3A相+	61	ENCIn_Ch6_A+	エンコーダ入力Ch6A相+
14	ENCIn_Ch3_A-	エンコーダ入力Ch3A相-	62	ENCIn_Ch6_A-	エンコーダ入力Ch6A相-
15	ENCIn_Ch3_B+	エンコーダ入力Ch3B相+	63	ENCIn_Ch6_B+	エンコーダ入力Ch6B相+
16	ENCIn_Ch3_B-	エンコーダ入力Ch3B相-	64	ENCIn_Ch6_B-	エンコーダ入力Ch6B相-
17	ENCIn_Ch3_Z+	エンコーダ入力Ch3Z相+	65	ENCIn_Ch6_Z+	エンコーダ入力Ch6Z相+
18	ENCIn_Ch3_Z-	エンコーダ入力Ch3Z相-	66	ENCIn_Ch6_Z-	エンコーダ入力Ch6Z相-
19	GND	グラウンド	67	GND	グラウンド
20	GND	グラウンド	68	GND	グラウンド
21	GND	グラウンド	69	GND	グラウンド
22	NC	—	70	NC	—
23	NC	—	71	NC	—
24	NC	—	72	NC	—
25	PCWOut_Ch1+	パルス/CW出力Ch1+	73	PCWOut_Ch4+	パルス/CW出力Ch4+
26	PCWOut_Ch1-	パルス/CW出力Ch1-	74	PCWOut_Ch4-	パルス/CW出力Ch4-
27	DCCWOut_Ch1+	符号/CCW出力Ch1+	75	DCCWOut_Ch4+	符号/CCW出力Ch4+
28	DCCWOut_Ch1-	符号/CCW出力Ch1-	76	DCCWOut_Ch4-	符号/CCW出力Ch4-
29	NC	—	77	NC	—
30	NC	—	78	NC	—

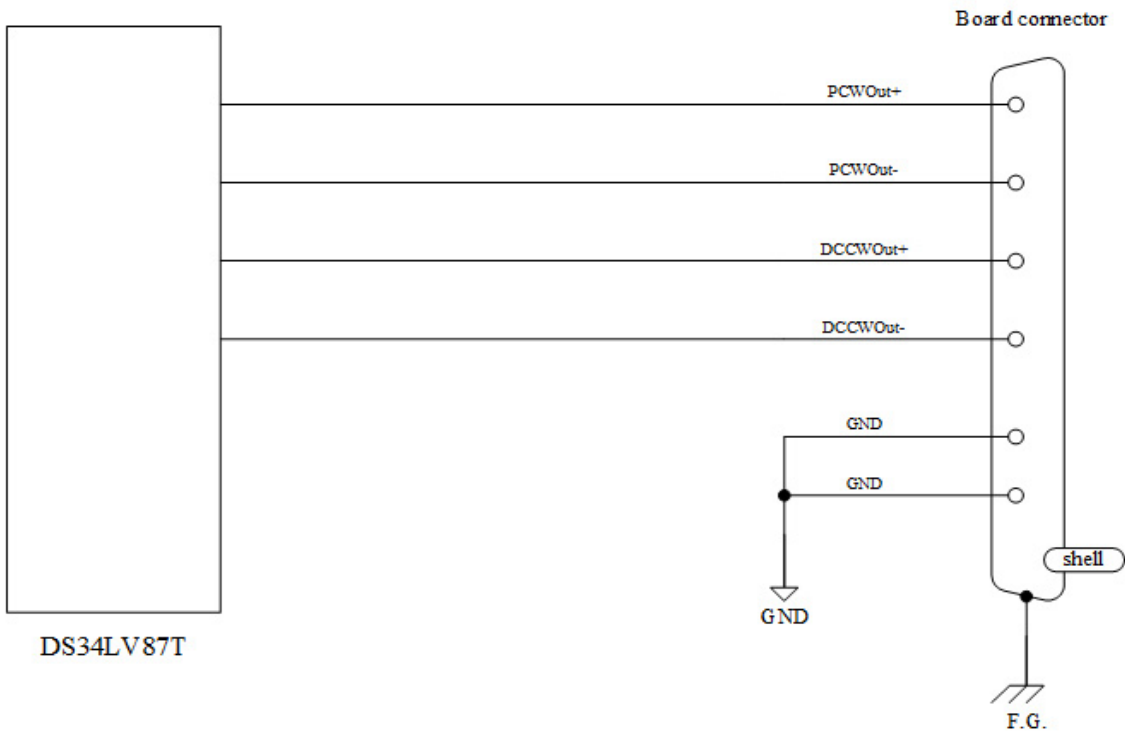
31	PCWOut_Ch2+	パルス／CW出力Ch2+	79	PCWOut_Ch5+	パルス／CW出力Ch5+
32	PCWOut_Ch2-	パルス／CW出力Ch2-	80	PCWOut_Ch5-	パルス／CW出力Ch5-
33	DCCWOut_Ch2+	符号／CCW出力Ch2+	81	DCCWOut_Ch5+	符号／CCW出力Ch5+
34	DCCWOut_Ch2-	符号／CCW出力Ch2-	82	DCCWOut_Ch5-	符号／CCW出力Ch5-
35	NC	—	83	NC	—
36	NC	—	84	NC	—
37	PCWOut_Ch3+	パルス／CW出力Ch3+	85	PCWOut_Ch6+	パルス／CW出力Ch6+
38	PCWOut_Ch3-	パルス／CW出力Ch3-	86	PCWOut_Ch6-	パルス／CW出力Ch6-
39	DCCWOut_Ch3+	符号／CCW出力Ch3+	87	DCCWOut_Ch6+	符号／CCW出力Ch6+
40	DCCWOut_Ch3-	符号／CCW出力Ch3-	88	DCCWOut_Ch6-	符号／CCW出力Ch6-
41	NC	—	89	NC	—
42	NC	—	90	NC	—
43	GND	グラウンド	91	GND	グラウンド
44	GND	グラウンド	92	GND	グラウンド
45	GND	グラウンド	93	GND	グラウンド
46	NC	—	94	NC	—
47	NC	—	95	NC	—
48	NC	—	96	NC	—

等価回路図

エンコーダ入力



パルス出力



GND

